

MARTES 16

10:30 a 11:00	Registro y acreditación (Secretaría técnica)	
11:00 a 14:00	CREATOR Lugar: -1.A.04	Cómo ganar experiencia en RISC-V con el proyecto BZL Lugar: -1.A.07
14:00 a 15:00	Almuerzo	
15:00 a 16:30	FIDESlib 2.0: Computación Privada Acelerada Lugar: -1.A.04	Cómo ganar experiencia en RISC-V con el proyecto BZL Lugar: -1.A.07
16:30 a 17:00	Pausa Café	
17:00 a 18:30	FIDESlib 2.0: Computación Privada Acelerada Lugar: -1.A.04	Cómo ganar experiencia en RISC-V con el proyecto BZL Lugar: -1.A.07
18:30 a 21:00	Presentación de resultados del proyecto Barcelona Zettascale Lab (BZL) Lugar: Salón de grados (planta 0) Necesaria invitación	

MIÉRCOLES 17

8:30 a 9:00					Registro y acreditación (Secretaría técnica)				
9:00 a 9:30					Inauguración, Lugar: Auditorio				
9:30 a 10:30					Keynote 1: Lugar: Auditorio, Chair: Javier García Blas				
10:30 a 11:00					Pausa Café				
11:00 a 12:20	JP1: Arquitecturas del procesador, multiprocesadores y chips multinúcleo Chair: José Antonio Belloch Rodríguez Lugar: Auditorio		JP2: Redes de comunicaciones (1/2) Chair: Francisco José Alfaro Cortés Lugar: -1.A.04		JP3: Tecnologías clúster, plataformas distribuidas, BigData y Deep Learning (1/4) Chair: Elías Del Pozo Puñal Lugar: -1.A.01		JCER1: Aplicaciones de los sistemas emporrados y reconfigurables Chair: Fernando Rincón Calle Lugar: -1.A.05		
	#34: "Memoria transaccional hardware in-core de bajo coste", Álvaro Rubira-García, Eduardo José Gómez-Hernández, Rubén Titos-Gil y Alberto Ros		#3: "Análisis del impacto de la comunicación intra-nodo en el rendimiento de las redes de interconexión de sistemas para HPC e IA", Joaquín Tarraga-Moreno, Jesus Escudero-Sahuquillo, Pedro Javier García y Francisco J. Quiles		#9: "Modelando la gestión de datos en el cómputo continuo mediante grafos de conocimiento", Dante D. Sánchez-Gallegos, Gabriele Morabito, María Fazio y Jesus Carretero		#4: "Comparativa entre transformada de Fourier de tiempo corto y sonogramas neuromórficos en audio para mantenimiento predictivo con redes de convolución", Juan M. Montes-Sánchez, Plácido Fernández Cuevas, Carlos Rangel Cascajosa, Juan P. Domínguez-Morales, Saturnino Vicente Díaz y Ángel Jiménez Fernández		
	#55: "Organización del Backend y Rendimiento en Procesadores RISC-V Fuera de Orden", Esther Alonso, Pablo Abad, Pablo Prieto y Valentín Puente		#66: "Metodología para la visualización de tiempo real de simulaciones de SimGrid", Manuel Gómez-Plana Rodríguez y Félix García Carballeira		#22: "METRIC-AI: Entorno de monitorización semi-autónomo para entornos maleables", Alberto Cascajo, Javier Fernandez, David E. Singh y Jesus Carretero		#15: "Predicción solar de bajo coste computacional para plataformas IoT emporradas", Melisa Kuzman, Soledad Escolar, Paula Cervellini, Carlos Hernández, José Luis Mira y Javier Romero		
	#58: "Coste computacional de una red de aprendizaje profundo basada en EfficientNet sobre dispositivos basados en GPU para computación en el borde", Nicolás Vilela Pérez, Dora B. Heras y Francisco Argüello		#67: "Infraestructura P2P Agnóstica para Streaming Multimedia Seguro en Entornos Clínicos: Soberanía del Dato mediante Virtualización IA On-Premise", Miguel Ángel Sánchez Olmedo, Savíns Puertas Martín, Alejandra de Torres Sánchez, Pedro Mezquita Raya y Juana López Redondo		#23: "Simulación del manejo seguro y confiable de datos en entornos IoT-Edge-HPC", Diana Carrizales-Espinoza, Dante D. Sánchez-Gallegos y Jesús Carretero		#27: "Controlador de robots articulados neuromórficos en FPGA con interfaz para aceleradores de redes neuronales pulsanets", A. Linares-Barranco, D. Casanueva-Morato, D. Trejos-Hernández, D. Cascado-Caballero, J.P. Domínguez-Morales y A. F. Jiménez-Fernández		
	#101: "Infraestructura para el modelado de políticas de planificación multihilo SMT en el simulador gem5", Manuel A. Pecino, Daniel Escribano, Salvador Petit y Julio Sahuquillo		#76: "Modelado y simulación de la red de adquisición de datos de ATLAS para el HL-LHC", Carlos Medrano Navalón, Mikel Eukeni Pozo Astigarraga, Gabriel Gómez López, Jesús Escudero-Sahuquillo, Pedro Javier García y Francisco J. Quiles		#41: "AudioSAFFE: Fusión Multi-Modal Eficiente con Audio mediante Encoders Congelados", Mithri R. Kulasekara, Juan F. Inglés-Romero, Baldomero Imberón y José L. Abellán		#57: "Pruebas de Exactitud y Precisión del brazo robótico neuromórfico ED-Scorbot", Diógenes E. Trejos-Hernández, Elena Cerezuela-Escudero y Alejandro Linares-Barranco		
12:20 a 12:30					Descanso / Cambio de sala				
12:30 a 14:00	JP4: Arquitecturas del subsistema de memoria y almacenamiento secundario Chair: Katzalin Olcoz Herrero Lugar: Auditorio		JP5: Redes de comunicaciones (2/2) Chair: Pedro Javier García García Lugar: -1.A.06		JP6: Tecnologías clúster, plataformas distribuidas, BigData y Deep Learning (2/4) Chair: M. Blanca Caminero Lugar: -1.A.01		JCER2: Arquitecturas heterogéneas emporradas Chair: Jesús Barba Romero Lugar: -1.A.05		
	#16: "Mecanismo avanzado de gestión de metadatos para sistemas de almacenamiento de gran escala", Genaro Sánchez-Gallegos, Javier García-Bias y Jesús Carretero		#91: "Análisis mediante TCPN de los efectos del error de tiempo en TSN", Aitzel Gallilea Torres Macías, Antonio Ramírez Treviño, José Luis Briz y Juan Segarra		#25: "Modelo para la construcción de sistemas continuos de observación de la Tierra", Catherine A. Torres-Charles, Dante D. Sánchez-Gallegos, Jesús Carretero y J. L. González-Compeán		#69: "FPGA-based Energy-efficient Decision Tree Ensemble Accelerator", Unai Fernandez-Urroz, Libe Mori, Unai Garcariena, Javier Navaridas y Josa A. Pascual		
	#28: "Prolongando el Tiempo de Vida Útil de los Aceleradores ORB", Nicolás Landeros Muñoz, Alejandro Valero y Rubén Gran-Tejero		#97: "Generación adaptativa de rutas de telemetría INT-MD en redes congestionadas", Pablo Gomariz Martínez, Francisco Manuel Delicado Martínez y Gabriel Cebrián Márquez		#31: "Clasificación y segmentación de tumores en hueso largo y tomografía computarizada", Máximo Rodríguez Herrero, Dante Sánchez Gallegos y Jesús Carretero		#73: "SNNorix: Accelerating the training and inference of Spiking Neural Networks on FPGA", Asier Esteban Sauce, Libe Mori, Jose Antonio Pascual y Javier Navaridas		
	#62: "Checkpointing transparente en aplicaciones que utilizan sistemas de ficheros ad-hoc", Darío Muñoz-Muñoz, Felix García-Carballeira, Alejandro Calderon-Mateos, Diego Camarnas-Alonso y Jesus Carretero		#104: "Performance Evaluation of Dragonfly Connection Rules", Javier Navaridas y Jose A. Pascual		#42: "K8S-sims: Framework de Pruebas para Simuladores de Kubernetes", Matias Medina, Vitor da Silva, Rosana Tomas, Fernando Guirado y Josep Lluís Llerida		#90: "Deep Learning 3D Object Detection and Classification at the Edge of IoT", Inés Pérez, Rogelio Hernández y Jorge Portilla		
	#95: "Simulación de procesamiento en memoria de GeMV y GeMM con LPDDR5", Jaime Martínez-Fernández, Juan Gómez-Luna, José L. Abellán y Manuel E. Acacio		#111: "Evaluación de arquitecturas de comunicación distribuidas para la codificación de imágenes acelerada por GPU", Haojie Zheng, Carlos Reaño y Juan F. Ariño-Sales		#12: "HDCLite: A Compact Encoding Scheme for Memory-Efficient HyperDimensional Computing", Víctor Ortega, Soledad Escolar, Fernando Rincón, Jesús Barba, Julián Caba y Juan Carlos López		#2: "Estudio del impacto de políticas de planificación en un robot de análisis clínico basado en un planificador dinámico", Plácido Fernández-Cuevas, Juan M. Montes-Sánchez, Carlos Rangel-Cascajosa, Ángel Jiménez-Fernández, Saturnino Vicente-Díaz y Antón Civit-Balcells		
14:00 a 15:00					Almuerzo				
15:00 a 16:30	JP7: Docencia Chair: Arturo González Escribano Lugar: -1.A.05		JP8: Evaluación de prestaciones (1/3) Chair: José Carlos Cabaleiro Domínguez Lugar: -1.A.01		JP9: Computación cuántica (1/2) Chair: Guillermo Botella Juan Lugar: -1.A.06				
	#35: "NuCachis and NuTracer: Teaching Computer Organization through an Interactive RISC-V Memory Simulation Ecosystem", Aitor Echevarría, Esteban Stafford, Borja Perez y Jose Luis Bosque		#1: "Evaluación comparativa de la eficiencia energética entre CPU y GPU en tareas de machine learning", Emil Hristov, Belen Bermejo y Carlos Juiz		#26: "Optimización de Circuitos para la Preparación de Estados Lógicos en Códigos Polares Cuánticos", Handy Kurniawan, Carmen G. Almudéver y Francisco García Herrero				
	#47: "Un intercomunicador de audio de baja latencia con compresión perceptual basada en paquetes wavelet para la docencia de tecnologías multimedia", Savíns Puertas-Martín, Juan José Moreno y Vicente González-Ruiz		#7: "Estimación en Tiempo Real de la Planitud en Bandas de Acero Laminadas mediante un Modelo Generativo Condicionado", Darío G. Lema, F.J. delaCalle, Rubén Usamentiaga y Joaquín Entrialgo		#30: "Scaling Quantum Circuit Simulation: Optimizations for the FTDD Framework", Vicente López, José M. Badía y Maribel Castillo				
	#61: "Entorno para el modelado y simulación de sistemas electrónicos digitales", José-Antonio Verde-Jiménez, Álvaro Guerrero Espinosa, Diego Camarnas-Alonso, Félix García-Carballeira y Alejandro Calderón Mateos		#18: "Evaluando las limitaciones de la multiplicación-acumulación en formato posit y las herramientas generadoras de código", Mario Alonso, Miguel A. Sacristán, Guillermo Botella y Alberto A. del Barrio		#75: "Comparación de métodos clásicos y cuánticos para la clasificación del peso en corderos", Elena Ondicol, Virginia Riego y Lidia Sánchez-González				
	#65: "Implementación en FPGA del Procesador Elemental de WepSIM", Álvaro Guerrero Espinosa, José Antonio Verde Jiménez, Félix García-Carballeira y Alejandro Calderón-Mateos		#29: "Estudio comparativo de arquitecturas Intel y AMD con aplicaciones de grafo", Jaime de Lacy Orellana-Pizarro, Lucia Pons y Julio Sahuquillo		#82: "Clasificador Cuántico Variacional para Datos Desbalanceados y No Lineales en Simulaciones Climáticas", Laura M. Donaire, Elena R. Rull, Marouan Khollala, Gloria Ortega, Francisco Orts y Ester M. Garzón				
16:30 a 17:00					Pausa Café				
					JP10: Evaluación de prestaciones (2/3) Chair: Saturnino Vicente Diaz Lugar: -1.A.01		JP11: Computación cuántica (2/2) Chair: Guillermo Botella Juan Lugar: -1.A.05		

17:00 a 18:30	#33: "Scalable Spike Transmission in Brain Network Simulations", Mario Ibáñez, Marvin Kaster, Borja Pérez, Han Lu, Fabian Czappa, Sandra Díaz Pier, Jose Luis Bosque, Felix Wolf y Thorsten Hater	#84: "Simulación de computación cuántica en RISC-V: vectorización y paralelismo multihilo", Rebeca Rasco, Sonia González-Navarro, Eladio Gutiérrez, Fco. Javier Hormigo y Óscar Plata
	#38: "Interferencia en redes Dragonfly: análisis de patrones de tráfico y políticas de mapeo", Alejandro Baviera, María Engracia Gómez y Julio Sahuquillo	#100: "Agregación de Quantum Walks de Szegedy con Quantum Markov Chain Monte Carlo", Aingeru Ramos, Jose A. Pascual, Javier Navaridas y Ivan Coluzza
	#43: "Análisis preliminar del rendimiento computacional de PhysiCell en función de los parámetros biológicos y computacionales", Antonio de Jesus Menchaca-Martinez, Johann Bourcier y María Villarroya-Gaudó	#112: "Scheduling Hybrid Classical/Quantum Workflows with Session Constraints", Jose A. Pascual, Alex Amenabar, Unai Garciarena y Javier Navaridas
	#68: "Profiling de programas XDP en ARM mediante contadores hardware: diseño e implementación de ARMpect", Diego Valenzuela, Álex Gracia, José Luis Briz y Juan Segarra	
18:45	Excursión (Madrid de los Austrias)	
20:00	Cóctel de Bienvenida (Jardines del Campo del Moro)	

JUEVES 18

Registro y acreditación (Secretaría técnica)				
8:30 a 9:00	<p>JP12: Evaluación de prestaciones (3/3) Chair: Pablo Abad Fidalgo Lugar: Auditorio</p>	<p>JP13: Arquitecturas heterogéneas y modelos de programación (1/4) Chair: Juan Francisco Sanjuan Estrada Lugar: -1.A.06</p>	<p>JP14: Tecnologías clúster, plataformas distribuidas, BigData y Deep Learning (3/4) Chair: Soledad Escolar Lugar: -1.A.05</p>	<p>JCER3: Inteligencia artificial en sistemas empujados y reconfigurables Chair: Angel Francisco Jiménez Fernández Lugar: -1.A.07</p>
9:00 a 10:30	<p>#79: "U-ATOMS: Estrategia Universal de Asignación de Hilos Basada en Transporte Óptimo para Procesadores Multinúcleo SMT", Marta Navarro, Vicent Pallardó-Julιά, Lucia Pons, Salvador Petit, María E. Gómez y Julio Sahuquillo</p>	<p>#8: "Series temporales de temperaturas de GPU durante operaciones GEMM", Francisco Yáñez Rodríguez y Carlos Fernández Sánchez</p>	<p>#59: "Enabling intra-node multi-GPU malleability for general-purpose applications", Alex Amenabar, Jose A. Pascual, Javier Navaridas y Unai Garciaarena</p>	<p>#40: "Semantic RAID: Lightweight Fault Tolerance via Semantic Redundancy for Distributed Edge Inference", Radu Spaimoc, Luis Mas, Jordi Vilaplana, Josep Rius, Didac Florensa y Jordi Mateo</p>
	<p>#89: "Espera activa de bajo consumo en sistemas de tiempo real: caracterización de TPAUSE sobre hardware COTS", Alex Gracia, Hector Blanco-Alcaine, Zoltan Fodor, David Zage, José Luis Briz y Juan Segarra</p>	<p>#13: "Aumento adaptativo paralelo de imágenes sintéticas para la estimación de pose humana en el espectro térmico.", Antonio De Toro Castro, Marcos Lupión Lorente, Juan Francisco Sanjuan Estrada, Vicente González Ruiz y Pilar Martínez Ortigosa</p>	<p>#60: "Poda estructurada en BERT: Un estudio de rendimiento y consumo en el Borde", Nicolás Hernández, Pedro Toledo, Vicente Blanco y Francisco Almeida</p>	<p>#52: "Generación eficiente y confiable de SVA basada en LLM locales mediante el uso de TGTS", Javier Romero, M. Soledad Escolar, Jesús Barba, Fernando Rincón, Julián Caba y Melisa G. Kuzman</p>
	<p>#99: "Forge2: Plataforma de Experimentación para una Refrigeración Líquida Directa con Cambio de Fase", Pedro Chaves, Enrique Torres, Alejandro Valero y Victor Viñals</p>	<p>#14: "Planificación de tareas moldeables en GPUs dinámicamente reconfigurables mediante Aprendizaje por Refuerzo Profundo", Jorge Villarrubia, Luis Costero, Francisco D. Igual y Katzalin Olcoz</p>	<p>#71: "Generación sintética multilingüe para HTR: diseño de plataforma, escalabilidad y evaluación de prestaciones", Joaquim Oliva, Daniel Grao, Francesc Xavier Carrera, Francesc Giné y Vitor Luiz da Silva</p>	<p>#78: "FRAGATA: Recuperación semántica de tickets de soporte HPC mediante RAG híbrido sobre 20 años de histórico de Request Tracker", Santiago Paramés Estévez, Nicolás Filloy Montesino, Jorge Fernández Fabeiro y José Carlos Mourinho Gallego</p>
	<p>#103: "Framework Paralelo para Carga y Aumento de Datos durante el Entrenamiento de Modelos de Deep Learning", Antonio De Toro Castro, Marcos Lupión Lorente, Vicente González Ruiz, Juan Francisco Sanjuan Estrada y Pilar Martínez Ortigosa</p>	<p>#24: "Generación de Código RISC-V Optimizado con MLIR y xDSL", Jie Lei, Adrián Castelló y Héctor Martínez</p>	<p>#74: "Securizando el sistema de ficheros Expand utilizando blockchain", Diego Camarinas-Alonso, Félix García-Carballeira, Alejandro Calderón-Mateos y Jesús Carretero</p>	<p>#88: "Multimodal LiDAR¿RGB Fusion for Object Classification on IoT Edge Devices", Blanca Poves-Arjona, Rogelio Hernandez y Gabriel Mujica</p>
10:30 a 11:00	Pausa Café			
11:00 a 11:30	SARTECO - PRO Lugar: Auditorio			
11:30 a 12:30	Keynote 2: Lugar: Auditorio. Chair: Jesús Carretero			
12:30 a 14:00	<p>JP15: Aplicaciones de la computación de altas prestaciones (1/3) Chair: Luis Costero Lugar: Auditorio</p>	<p>JP16: Arquitecturas heterogéneas y modelos de programación (2/4) Chair: Javier Fernández Muñoz Lugar: -1.A.06</p>	<p>JP17: Tecnologías clúster, plataformas distribuidas, BigData y Deep Learning (4/4) Chair: Félix García Carballeira Lugar: -1.A.05</p>	<p>JCER4: Sistemas ciberfísicos e IoT Chair: Javier Navaridas Palma Lugar: -1.A.07</p>
	<p>#10: "Combinando Escalado en Frecuencia, Procesamiento Multihilo y Vectorización para una Filogenética más Sostenible", Sergio Santander-Jiménez y Miguel A. Vega-Rodríguez</p>	<p>#32: "Evaluación del compromiso área-memoria en FPGAs con tecnología HBM en stencils utilizando OpenCL", Daniel López-Martínez, Manuel de Castro, Diego R. Llanos y Arturo González-Escribano</p>	<p>#81: "Diseño, despliegue y gestión de un sistema de alto rendimiento para computación científica", Cosmin Petre, Javier García-Blas, David Expósito-Singh y Jesús Carretero</p>	<p>#5: "Triple Redundancia Modular en Rust para Sistemas Multicore bajo Radiación", Darío González-Montesoro, A. Serrano-Cases, S. Cuenca-Asensi, R. Possamai-Bastos, E. Atukpor y A. Martínez-Alvarez</p>
	<p>#19: "Hacia la identificación textil robusta mediante detección de inconsistencias del diccionario en separación espectral", Adrián Sarrías, Miguel Martínez-Rach, Otoniel López-Granado y Héctor Migallón</p>	<p>#36: "Planificador de Tareas Basado en Green Contexts", Juan José Martín Osuna, José Flich Cardo y Carles Hernández Luz</p>	<p>#83: "Evaluación de Mecanismos Semiasíncronos Deterministas y Adaptativos en Aprendizaje Federado", Víctor Hidalgo-Izquierdo, Carmen Carrión y Blanca Caminero</p>	<p>#11: "Análisis Experimental de la Sincronización de LoRaWAN Clase B: Hacia Redes IoT Integradas con NTN", María Ángeles Amador, Celia Garrido-Hidalgo, Luis Roda-Sanchez y Teresa Olivares</p>
	<p>#20: "Arquitectura software para el análisis hiperespectral en tiempo real en sistemas industriales de clasificación de materiales", Adrián Sarrías, Miguel Martínez-Rach, Otoniel López-Granado y Héctor Migallón</p>	<p>#51: "Toolchain Automatizado para la Integración de Kernels CUTLASS en Motores TensorRT", Alejandro Ripoll Acosta, José Flich Cardo y Carles Hernández Luz</p>	<p>#86: "Framework de Edge AI para la Monitorización de Crisis Epilépticas Mediante Dispositivos Wearables en Microcontroladores", J. Navarro-Lázaro, M. Lupión, V. González-Ruiz, J.F. Sanjuan y P. M. Ortigosa</p>	<p>#107: "Calibración Resiliente de Sensores Ambientales de Bajo Coste", Abdellatif Bendjeddou y Ahmed Boubrima</p>
<p>#21: "Efficient evaluation of video encoding acceleration techniques: methodology and case study", Xiangyu Wan, Clara Baltasar, Guillermo Viguera y Antonio Jesús Díaz-Honrubia</p>	<p>#63: "Optimización de SpMM iterativo en RISC-V mediante ELLPack y reordenamiento de datos", Andrea Herrerías, Luis F. Romero, Gerardo Bandera y Oscar Plata</p>	<p>#102: "Asignación de carga orientada a la eficiencia energética en entrenamiento distribuido heterogéneo", Daniel Suárez, Vicente Blanco, Pedro Toledo y Francisco Almeida</p>	<p>#53: "Arquitectura basada en aprendizaje federado y comunicación LoRaWAN con componentes DTS-IoT para optimización del tráfico", Víctor Hidalgo, Alejandro Romero, Teresa Olivares, Carmen Carrión y M. Blanca Caminero</p>	
14:00 a 15:00	Almuerzo			
15:30 16:30	Concurso T3M/TFM3M Lugar: Auditorio			
16:00 a 16:30	Pausa Café			
16:30 a 18:00	Premios T3M/TFM3M Asamblea ordinaria SARTECO Lugar: Auditorio			
21:30	Cena de Gala (Restaurante Posada de la Villa)			

VIERNES 19

Registro y acreditación (Secretaría técnica)				
9:30 a 10:30	<p>JP18: Lenguajes, compiladores y herramientas de programación y ejecución paralela (1/2) Chair: Sergio Santander Jiménez Lugar: Auditorio</p> <p>#6: "Análisis Comparativo del Rendimiento de Algoritmos Paralelos de Ordenamiento usando Intel TBB", Mario Rossainz-López, Bárbara Sánchez-Rinza, Gabriela Martínez Rosas y Manuel I. Capel-Turián</p>	<p>JP19: Arquitecturas heterogéneas y modelos de programación (3/4) Chair: Juan M. Haut Lugar: -1.A.01</p> <p>#70: "ChipletGPU-Sim: Desarrollando un Simulador para Arquitecturas GPU Multi-Chiplet", Germán Vicente, Antonio García-Guirado, Alberto Ros, José L. Abellán y Manuel E. Acacio</p>	<p>JP20: Aplicaciones de la computación de altas prestaciones (2/3) Chair: Francisco Almeida Lugar: -1.A.05</p> <p>#98: "Paralelizando el método TSLLS para la modelización de paneles fotovoltaicos", X. Moreno-Vassart, Vicente Galiano, F. Javier Toledo y Victoria Herranz</p>	<p>JCER5: Arquitecturas, lenguajes y sistemas tolerantes a fallos (1/2) Chair: Javier García Blas Lugar: -1.A.06</p> <p>#44: "Implementación en FPGA de una Neurona de Impulsos en Tiempo Real con Salida de Pulsos Pseudoaleatorios", Dionicio Y. Kono García, María de L. Rivas Becerra, María R. Rivas Becerra, Juan J. Raygoza Panduro, Edwin C. Becerra Alvarez y Susana Ortega Cisneros</p>
	<p>#17: "¿Highway para álgebra lineal dispersa? Estudio de Rendimiento y Portabilidad", Patricia Siwinska, Adrián Castelló, Héctor Martínez, Andrés E. Tomás y Enrique S. Quintana-Ortí</p>	<p>#77: "Estrategias para implementar Propagación de Momentos en Redes Neuronales Bayesianas", Samuel Pérez Pedrajas, Javier Resano y Darío Suárez Gracia</p>	<p>#46: "Extensión del simulador WorkflowSim para el procesamiento de flujos de trabajo con datos continuos", Anna Marín, Rosana Tomás, Concepció Roig y Fernando Guirado</p>	<p>#96: "Medición de rendimiento energético en entornos HPC mediante el uso de xCAT", Miguel Baños González, Jorge Valle Neila, Javier Corral García, Juan Antonio Rico Gallego y Félix García</p>
	<p>#64: "Evaluación de la Vectorización Automática del Compilador frente a SIMD Manual para el Cálculo de Slope Entropy", Juan Seguí Moreno y Antonio Molina Picó</p>	<p>#105: "Análisis de Paralelismo y Robustez de Arquitecturas de Deep Learning para HSI en Hardware Analógico", María B. García-Flores, Carlos Cañada-Rostro, Mercedes E. Paoletti y Juan M. Haut</p>	<p>#48: "Plataforma de Validación de Precisión Adaptativa para Simulaciones Lattice Boltzmann con Política Automática de Asignación de Precisión", Marcos Ramos y José Flich</p>	<p>#45: "Diseño de un Emulador para RISC-V Implementado en Metalenguaje", Elias Coronado Salazar, Juan P. De la Cerda Gonzalez, Edwin C. Becerra Alvarez, Juan J. Raygoza Panduro, Dionicio Y. Kono García y Jorge Rivera Dominguez</p>
	<p>#85: "Breaking Barriers in Neural Networks and Transformers Compilation", Shreya Alladi, Alberto Ros y Alexandra Jimborean</p>	<p>#106: "Memoria Reconfigurable para Resultados Parciales en Aceleradores de DNN Eficientes", Adrián Navarro, José Cano, José L. Abellán y Manuel E. Acacio</p>	<p>#50: "Aceleración de la Transcodificación Espacial en VVC para Aplicaciones LCEVC en Ultra HD", Pedro Jesús Martínez Herrero, Gabriel Cebrían Márquez, Antonio Jesús Díaz-Honrubia y Pedro Cuenca</p>	<p>#92: "Hacia la eficiencia en la agricultura de precisión: diseño de una plataforma de sensores IoT y computación en el borde", Santiago Díaz Romero, Simón Pérez Martín, Antonio Ríos Navarro, Angel Jiménez Fernández y Alejandro Linares Barranco</p>
10:30 a 11:00	Pausa Café			
11:00 a 12:00	<p>Keynote 3: Auditorio Chair: David E. Singh</p>			
12:00 a 13:30	<p>JP21: Lenguajes, compiladores y herramientas de programación y ejecución paralela (2/2) Chair: Manuel Prieto-Matias Lugar: Auditorio</p> <p>#39: "Detección de crisis epilépticas en un SoC RISC-V de ultra bajo consumo", David Díaz Reyes, Francisco Javier Hormigo Aguilar y María Angeles González Navarro</p>	<p>JP22: Arquitecturas heterogéneas y modelos de programación (4/4) Chair: Enrique S. Quintana Ortí Lugar: -1.A.01</p> <p>#108: "Transformers Eficientes para Imágenes Hiperespectrales: Optimización de Memoria mediante SpectralStem y Kernels Triton", Benjamín Sánchez-Calza, Mercedes E. Paoletti y Juan M. Haut</p>	<p>JP23: Aplicaciones de la computación de altas prestaciones (3/3) Chair: Alberto Cascajo Lugar: -1.A.05</p> <p>#72: "Análisis y optimización microarquitectónica del algoritmo de Ruido Perlin 2D en AMD Zen 3", Luis Miguel Trinidad Salvador y María José Morón Fernández</p>	<p>JCER6: Arquitecturas, lenguajes y sistemas tolerantes a fallos (2/2) Chair: María J. Martín Lugar: -1.A.06</p> <p>#56: "Accelerating Zero-Knowledge Proof Kernels on CGRA Architectures", Cristian Campos Ferrer, Angeles G. Navarro y Sonia González-Navarro</p>
	<p>#87: "Compile-Time Reordering for Instruction Fusion", Ravikiran Ravindranath Reddy, Sawan Singh, Arthur perias, Alberto Ros y Alexandra Jimborean</p>	<p>#110: "Optimizing AI Inference on Android Devices: A Comparative Study of GPU and NPU Acceleration", Iulius Gherasim y Carlos García Sánchez</p>	<p>#114: "Energy Early Stopping: Un mecanismo para la optimización del consumo energético en el entrenamiento de redes neuronales profundas", Benjamín Sánchez-Calza, Mercedes E. Paoletti y Juan M. Haut</p>	<p>#49: "Evaluación de la fiabilidad y protección frente a errores en Vision Transformers", Lester Frias-Dominguez, José M. Badía, Germán León, Adrián Amor-Martín y José A. Belloch</p>
	<p>#94: "Explotación de la Concurrencia para Mejorar el Rendimiento de ORB-SLAM3", Marcos Ilarraz Sarto, Jorge Ferrer Beired, Rubén Gran Tejero, Alejandro Valero y Darío Suárez Gracia</p>	<p>#113: "Creando contigüidad para la escalabilidad extrema en aplicaciones de tipo stencil", David Díez-Poza, Sergio Alonso Pascual, Yuri Torres y Arturo Gonzalez-Escribano</p>	<p>#93: "Aceleración multi-GPU del cifrado homomórfico para aprendizaje automático", Carlos Agulló-Domingo, Óscar Vera-López, Seyda Guzelhan, Lohit Daksha, Aymane El Jerari, Kaustubh Shivdikar, Rashmi Agrawal, David Kaeli, Ajay Joshi y José L. Abellán</p>	<p>#37: "Agentes LLM periféricos para la gestión autónoma del mantenimiento en infraestructura IoT crítica", Ángela Gijón, Félix Jesús Villanueva, Fernando Rincón, Cristina Bolaños, Xavier del Toro y Juan Carlos López</p>
<p>#109: "Porting the Striped Smith-Waterman Library to RISC-V via LLM-Driven Translation", Alejandro Fernández Camello, Manuel Prieto Matias y Carlos García Sánchez</p>	<p>#115: "Atención de Alto Rendimiento en Arquitectura Hopper para Clasificación Hiperespectral", Carlos Cañada-Rostro, María B. García-Flores, Mercedes E. Paoletti y Juan M. Haut</p>	<p>#80: "Aprovechamiento de la gestión dinámica de recursos para la eficiencia energética: un caso de estudio", Paula Sánchez-Checa, Jesus Carretero y David E. Singh</p>		
13:30 a 14:00	Acto clausura			
14:00 a 14:30	Almuerzo			



Jornadas Sarteco

17 - 19 Junio 2026, Madrid



PLANO DEL EDIFICIO

