

CALL FOR PAPERS



Jornadas Sarteco

23-25 Septiembre 2020, Málaga



Estimados amigos y colegas:

En nombre de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO), nos complace invitaros a participar en las próximas Jornadas SARTECO, que tendrán lugar en Málaga del 23 al 25 de septiembre de 2020, en el contexto del VI Congreso Español de Informática, CEDI 2020.

Como en otras ocasiones, las jornadas comprenden dos eventos: las **XXXI Jornadas de Paralelismo** y las **V Jornadas de Computación Empotrada y Reconfigurable**.

XXXI JORNADAS DE PARALELISMO

ÁMBITO Y OBJETIVOS

Las Jornadas de Paralelismo constituyen un congreso de carácter científico-técnico de ámbito nacional que se viene celebrando desde 1990 para reunir al máximo número de investigadores, procedentes de diferentes universidades y centros de investigación. Pretendemos intercambiar experiencias, presentar y debatir resultados de investigación, fomentar la coordinación entre grupos, y poner en común sus ideas sobre tendencias relacionadas con el paralelismo, la arquitectura y las redes de computadores en general. Durante la celebración de las Jornadas también se reserva un espacio para conocer las actividades de empresas dedicadas al mundo de la computación paralela y las últimas innovaciones docentes en el área de arquitectura y tecnología de computadores.

TEMAS DE INTERÉS

- Arquitecturas del procesador, multiprocesadores y chips multinúcleo.
- Arquitecturas del subsistema de memoria y almacenamiento secundario.
- Redes y comunicaciones.
- Tecnologías clúster, plataformas distribuidas, BigData y Deep Learning.
- Arquitecturas heterogéneas y modelos de programación para GPU, FPGA y aceleradores de IA.
- Lenguajes, compiladores y herramientas de programación y ejecución paralela.
- Aplicaciones de la computación de altas prestaciones.
- Evaluación de prestaciones.
- Docencia en arquitectura y tecnología de computadores.

FECHAS IMPORTANTES

- Envío de trabajos: abierto hasta el 16 de mayo de 2020.
- Notificación de aceptación: 12 de junio de 2020.
- Inscripción reducida: hasta el 30 de junio de 2020.
- Versiones finales de los trabajos: hasta el 30 de junio de 2020.

INFORMACIÓN PARA AUTORES

- Formato de las contribuciones y envío a través de EasyChair: disponible [aquí](#). Las contribuciones de dos páginas se considerarán de tipo póster.

COMITÉ DE ORGANIZACIÓN

- Rafael Asenjo Plaza (UMA)
- M^a Ángeles González Navarro (UMA)
- Sonia González Navarro (UMA)
- Andrés Rodríguez Moreno (UMA)
- Julián Ramos Cózar (UMA)
- Francisco Corbera Peña (UMA)
- Denisa-Andreea Constantinescu (UMA)

COMITÉ DE DIRECCIÓN DE LAS JORNADAS SARTECO

- Francisco Quiles Flor (UCLM, Presidente)
- Víctor Viñals Yúfera (UNIZAR, Vicepresidente)
- Gracia Ester Martín Garzón (UAL, Secretaria)
- Francisco Tirado Fernández (UCM, Presidente de Honor)

V JORNADAS DE COMPUTACIÓN EMPOTRADA Y RECONFIGURABLE

ÁMBITO Y OBJETIVOS

JCER nace como fusión de dos eventos previos, las Jornadas de Computación Empotrada y las Jornadas de Computación Reconfigurable y Aplicaciones. En esta nueva andadura el evento pretende consolidarse como un punto de encuentro anual de los grupos de investigación españoles e iberoamericanos en el que se exponen y debaten los últimos avances, investigaciones y experiencias académicas en el campo de la computación empotrada y reconfigurable.

Es importante destacar que la temática aquí abordada es considerada a nivel internacional y en concreto a nivel europeo de máxima importancia. Prueba de ello, es la existencia de plataformas tecnológicas como Artemis o ITEA3 y la existencia de numerosísimas asociaciones industriales sobre estos temas, así como el auge del uso de tecnologías y aplicaciones de dispositivos lógicos programables.

TEMAS DE INTERÉS

- Arquitecturas, Diseños de Referencia y Plataformas: multi-core, heterogéneos (FPGA, CPU, GPU), Tolerancia a fallos, HPC, Tiempo real, Código abierto.
- Conectividad de Sistemas: Middleware, Tecnología de Servicios, QoS, Interfaces de usuario, IoT, Redes de sensores, Virtualización.
- Diseño de Sistemas: Métodos, Herramientas, Depuración, Test, IP cores, Codiseño, Certificación, Bajo Consumo.
- Aplicaciones y Retos de la Sociedad: Automatización, Robótica, Electrónica de consumo, Aplicaciones críticas, Smart Cities, Transporte, Medioambiente, Educación.

FECHAS IMPORTANTES

- Envío de trabajos: abierto hasta el 16 de mayo de 2020.
- Notificación de aceptación: 12 de junio de 2020.
- Inscripción reducida: hasta el 30 de junio de 2020.
- Versiones finales de los trabajos: hasta el 30 de junio de 2020.

INFORMACIÓN PARA AUTORES

- Formato de las contribuciones y envío a través de EasyChair: disponible [aquí](#). Las contribuciones de dos páginas se considerarán de tipo póster.

COMITÉ DE ORGANIZACIÓN

- Antonio Martínez Álvarez (UA)
- Jesús González Peñalver (UGR)
- Sergio Cuenca Asensi (UA)
- Miguel A. Vega Rodríguez (UEX)

- Miguel Damas Hermoso (UGR)
- Gustavo Sutter (UAM)
- Ignacio Bravo (UAH)
- José Torres (UV)
- Jordi Carrabina (UAB)
- Juan Suardíaz (UPCT)
- Jesús Barba Romero (UCLM)
- Goiuria Sagardui Mendieta (UMONDRAGON)
- Jorge Portilla Berrueco (UPM)

COMITÉ DE DIRECCIÓN DE LAS JORNADAS SARTECO

- Francisco Quiles Flor (UCLM, Presidente)
- Víctor Viñals Yúfera (UNIZAR, Vicepresidente)
- Gracia Ester Martín Garzón (UAL, Secretaria)
- Francisco Tirado Fernández (UCM, Presidente de Honor)