

Llamada a la Participación

XXIII JORNADAS DE PARALELISMO

COMITÉ DE COORDINACIÓN

Ramón Beivide Palacios (UC)
Jesús Carretero Pérez (UCIIM)
José Duato Marín (UPV)
Inmaculada García Fernández (UAL)
Antonio Garrido Del Solo (UCLM)
Emilio López Zapata (UMA)
Emilio Luque Fadón (UAB)
Pedro de Miguel Anasagasti (UPM)
Alberto Prieto Espinosa (UGR)
Francisco José Quiles Flor (UCLM)
Ana Ripoll Aracil (UAB)
Francisco Tirado Fernández (UCM)
Mateo Valero Cortés (UPC)
Victor Viñals Yúferas (UZ)

COMITÉ DE ORGANIZACIÓN (UMH)

Salvador Alcaraz Carrasco
Vicente Galiano Ibarra
Federico García Crespi
Pablo Garrido Abenza
Katja Gilly de la Sierra-Llamazares
Jesus Llor Sirvent
Jose Juan López Espín
Otoniel López Granado
Oscar Martínez Bonastre
Miguel Martínez Rach
Hector Migallón Gomis (coordinador)
Manuel Perez Malumbres (coordinador)
Pablo Piñol Peral

En nombre del Comité Organizador de las XXIII Jornadas de Paralelismo, nos complace invitaros a participar en esta edición que tendrá lugar en Elche del 19 al 21 de Septiembre de 2012, en el contexto de las Jornadas SARTECO 2012 (www.jornadassarteco.org).

ÁMBITO Y OBJETIVOS:

Las Jornadas de Paralelismo es un congreso de carácter científico-técnico de ámbito nacional que se celebra anualmente desde 1990. El objetivo básico de estas Jornadas es reunir al mayor número de investigadores con el objeto de intercambiar experiencias, presentar y debatir resultados de investigación, fomentar la coordinación entre grupos, y poner en común sus ideas sobre tendencias relacionadas con el paralelismo, la arquitectura y las redes de computadores en general. Durante la celebración de las Jornadas también se reserva un espacio para conocer las actividades de empresas dedicadas al mundo de la computación paralela y las últimas innovaciones docentes en el área de arquitectura y tecnología de computadores.

TEMAS DE INTERÉS:

- ✓ Arquitecturas del procesador, multiprocesadores y chips multinúcleo
- ✓ Arquitecturas del subsistema de memoria y almacenamiento secundario.
- ✓ Redes y comunicaciones.
- ✓ Tecnología grid, clúster y plataformas distribuidas.
- ✓ Evaluación de prestaciones.
- ✓ Supercomputación.
- ✓ Algoritmos y técnicas de programación paralelas.
- ✓ Aplicaciones de la computación de altas prestaciones.
- ✓ Docencia en arquitectura y tecnología de computadores.

FECHAS IMPORTANTES

ENTREGA DE TRABAJOS → 1 AL 25 DE MAYO
NOTIFICACIÓN DE ACEPTACIÓN → 31 DE MAYO
PLAZO DE INSCRIPCIÓN → 1 AL 15 DE JUNIO

